

Mifare & ISO14443A/B & ISO15693 & ISO18000 & ISO18092 非接触式 IC 卡读写模块

JMY6223 IC 卡读写模块

使用说明书

(Revision V1.02)

北京金木雨电子有限公司

2025/11/26



在使用本产品前请仔细阅读本说明书，如果有任何疑问，请联系我们，我们会给您详尽的解答



目录

- 1 简介 2
- 2 特点 2
- 3 规格和引脚 3
 - 3.1 图片 3
 - 3.2 外形尺寸 3
 - 3.3 引脚说明 4
 - 3.4 天线 5
 - 3.5 连接原理图 6
 - 3.6 MT-500 测试实验板 6
 - 3.7 模块功能配置表 7
- 4 文档更新记录 8



1 简介

JMY6223是一个由用户发送命令，对非接触IC卡进行读写操作的一个模块式电路。该模块符合EMV2000、EMV2010和PBOC 2.0的LEVEL 1标准。

JMY6223读写模块采用分体式设计，使用50ohm同轴电缆连接天线，射频电路与天线之间使用阻抗分析仪调整以匹配阻抗，能达到非常好的读写性能和非常好的稳定性。

JMY6223采用表面贴装的安装形式，超小的体积是JMY622的一大特点。

JMY6223功能非常多，支持多种非接触IC卡国际标准，支持多家不同供应商的卡片。设计者对非接触IC卡的命令进行了分类整合，因此用户对模块发出的命令相对简单，但是却能完成对各种非接触IC卡的全面操作。

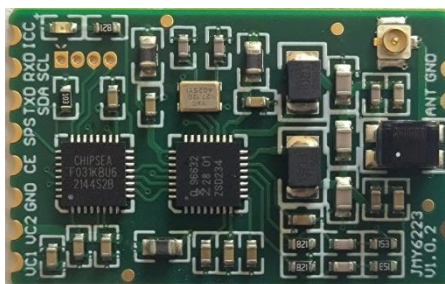
2 特点

- 射频基站: NXP CL RC663
- 微控制器: Cortex 32bit 处理器
- 工作频率: 13.56MHz
- 支持的标准: ISO14443A, ISO14443B, ISO15693, Felica, ISO18092
- 天线连接电缆: 50Ω同轴电缆，默认30cm，可以定制长度
- 可读卡型: [模块功能配置表](#)
- 防冲突能力: 全功能防冲突，可以同时处理多张卡，可设定为只处理单张卡
- 自动寻卡: 支持，默认开启，可设定默认状态
- 供电电压: DC 3.3V & 5V
- 接口: IIC 和UART（通过由SPS 引脚选择）
- 接口电平: UART/IIC: 3.3V（TTL电平）
- 通讯速率: UART 9600bps、19200bps（默认）、38400bps、57600bps、115200bps
IIC 400Kbps
- 最大指令长度: JCP04 253 字节
JCP05 510 字节
- 最大功耗: 150mA
- 读卡距离: 100mm（与天线设计和卡片形态有关）
- 尺寸: 22mm*35mm*4.1mm
- 封装形式: 表面贴装
- ISP: 支持
- 工作温度: -25 ~ +85 °C
- 储存温度: -40 ~ +125 °C
- RoHS: 支持



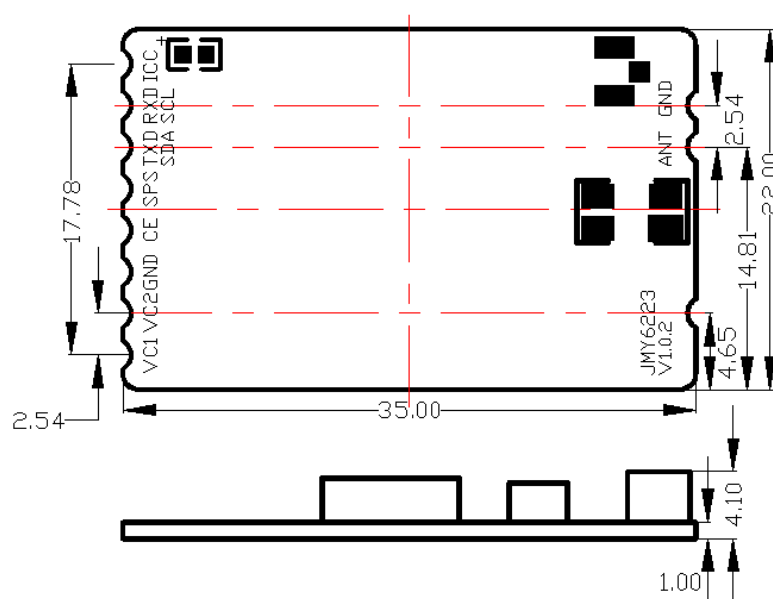
3 规格和引脚

3.1 图片



3.2 外形尺寸

单位: mm





3.3引脚说明



引脚	符号	类型	LOW	HIGH	描述
1	ICC	输出	0V	3.3V	天线区域有无卡片指示（LOW：有卡；HIGH：无卡）
2	RXD/SCL	输入	0V	3.3V	UART RXD / IIC SCL
3	TXD/SDA	输入/输出	0V	3.3V	UART TXD / IIC SDA
4	SPS	输出	0V	3.3V	串行端口选择（HIGH：UART；LOW：IIC）
5	CE	输入/输出	0V	3.3V	模块使能（HIGH：禁止；LOW：使能）
6	GND	电源地	0V	/	GND
7	VC2	电源	/	3.3V	CPU电源
8	VC1	电源	/	5V	RF电源
9	GND	输入	0V	/	GND
10	TX1_OUT	RF输出	/	/	50欧姆天线连接点（如不使用请悬空）
11	GND	GND	0V	/	GND



3.4 天线

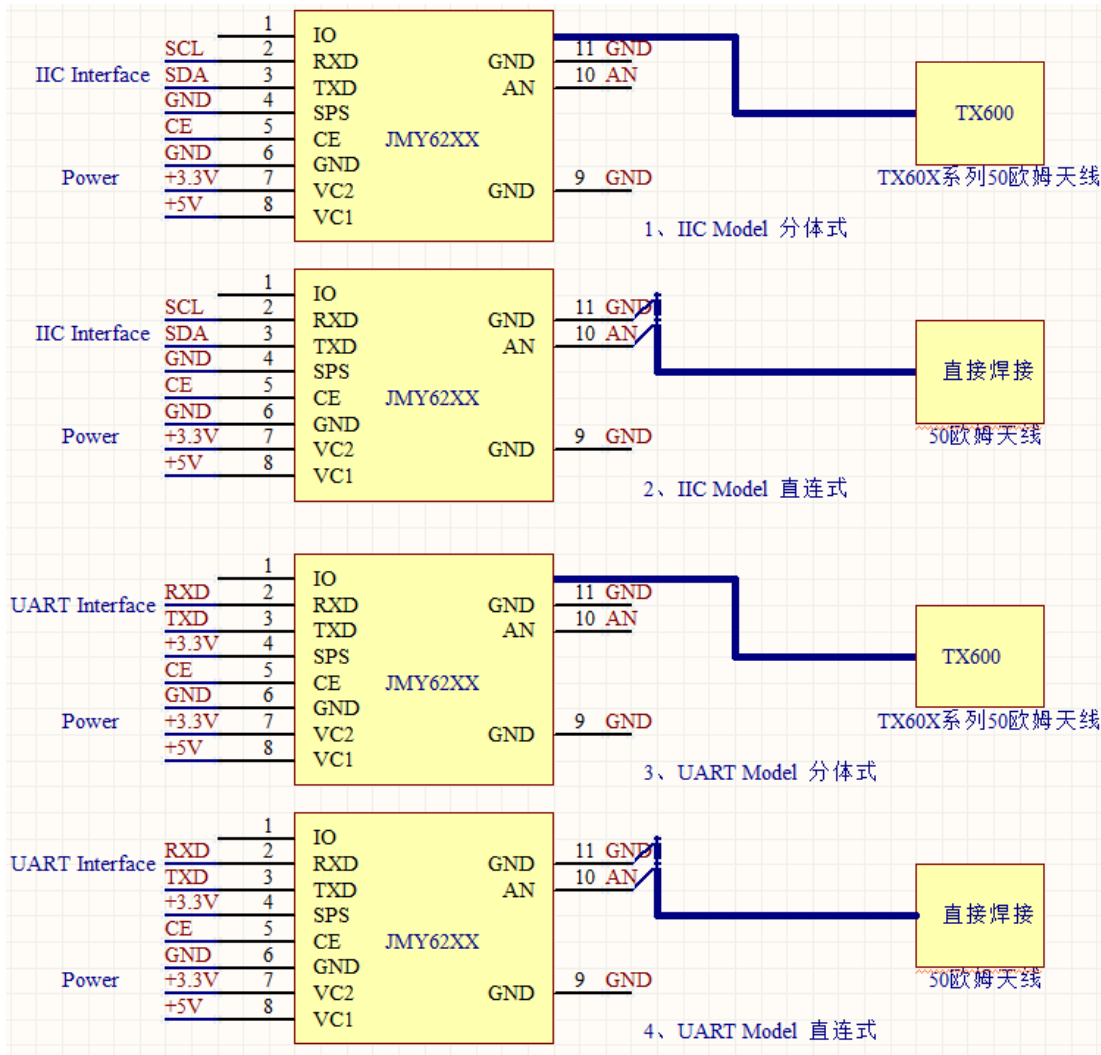
一般来说，用户在设计天线时，天线尺寸和形状往往会受到外壳、系统设计等诸多方便的制约。所以，我们为用户提供天线定制服务。如果您需要一个定制的天线，您需要准备如下资料：1，天线部分 PCB 外形图；2，天线引出线位置和方向以及接插件尺寸；3，对天线周围环境的描述，一般指金属物质是否很多以及形状。当您准备好这些材料后，和我们联系，我们会把您需要的天线设计好。

我们有多种标准天线可供选择，请登录我们的网站以了解更多信息，下表中是几款标准常用天线。

天线型号	天线尺寸	读卡距离
TX600	70mm * 70mm	90mm
TX601	50mm * 50mm	70mm
TX602	30mm * 30mm	60mm



3.5连接原理图



3.6MT-500 测试实验板

MT-500测试实验板是专门为开发 JMY62XX系列模块设计的实验工具，用户通过MT-500对模块进行快速的品质检测和开发实验。

MT-500使用 51 单片机对模块进行操作，并可切换通讯端口（IIC 或 UART），根据我们提供的源程序（包含IIC 和UART），用户可以快速地编制出应用系统的程序。

MT-500也可以通过 RS232 端口和 PC 机通讯，使用 PC 机的用户可以在 PC 机端编制出测试软件对模块进行测试。



3.7 模块功能配置表

	JMY6223
PCD	NXP CL RC663
JCP04 通讯协议	•
JCP05 通讯协议	•
MIFARE 1K	•
MIFARE 4K	•
MIFARE Ultra Light	•
MIFARE Ultra Light C	•
MIFARE Mini	•
MIFARE DES fire	•
MIFARE Plus	•
T=CL TYPE A	•
SR176	•
SRI512	•
SRI1K	•
SRI2K	•
SRI4K	•
SRIX4K	•
T=CL TYPE B	•
I.CODE SLI	•
I.CODE SLI-S	•
TI Tag-it 系列	•
ST LRI 系列	•
Felica	•
NFC Reader	•
片内存储	1Kbytes
UART Interface	•
IIC Interface	•



4 文档更新记录

版本	日期	改动内容
V1.00	2024 年 10 月 16 日	新建文件
V1.01	2025 年 2 月 18 日	修改接口电平描述
V1.02	2025 年 11 月 26 日	修改电平描述及错误问题。